



(19) 대한민국특허청(KR)  
(12) 등록특허공보(B1)

(45) 공고일자 2022년12월27일  
(11) 등록번호 10-2482191  
(24) 등록일자 2022년12월23일

(51) 국제특허분류(Int. Cl.)

G06F 3/06 (2006.01)

(52) CPC특허분류

G06F 3/0647 (2013.01)

G06F 12/0638 (2013.01)

(21) 출원번호 10-2020-0182117

(22) 출원일자 2020년12월23일

심사청구일자 2020년12월23일

(65) 공개번호 10-2022-0091023

(43) 공개일자 2022년06월30일

(56) 선행기술조사문헌

한국공개특허 제10-2011-0106058호(2011.09.28.)

1부.\*

한국공개특허 제10-2017-0036123호(2017.03.31.)

1부.\*

한국공개특허 제10-2016-0016896호(2016.02.15.)

1부.\*

\*는 심사관에 의하여 인용된 문헌

(73) 특허권자

연세대학교 산학협력단

서울특별시 서대문구 연세로 50 (신촌동, 연세대학교)

(72) 발명자

정의영

서울특별시 강남구 도곡로43길 20, 203동 604호(역삼동, 래미안그레이트아파트)

정태양

서울특별시 서대문구 연희로5길 66, 501호(연희동, 연희에스포워)

(뒷면에 계속)

(74) 대리인

민영준

전체 청구항 수 : 총 16 항

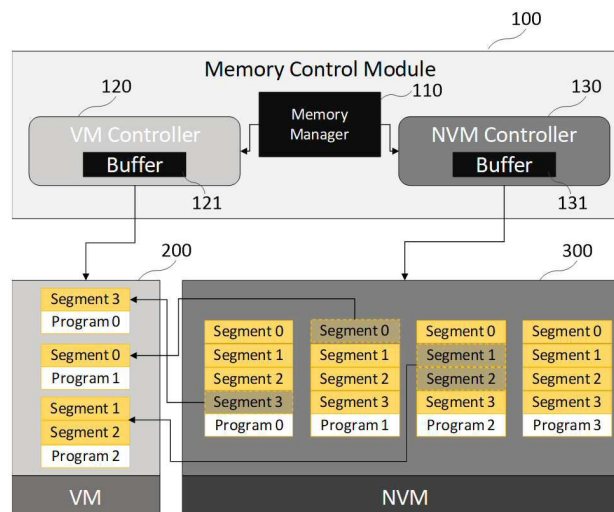
심사관 : 김종기

(54) 발명의 명칭 하이브리드 메모리 장치 및 이의 관리 방법

(57) 요약

본 발명은 다수의 휘발성 메모리 셀을 포함하는 VM 모듈, 다수의 비휘발성 메모리 셀을 포함하는 NVM 모듈 및 NVM 모듈에 저장된 프로그램을 기지정된 세그먼트 단위로 구분하고, 각 세그먼트에 포함된 라이트 명령의 개수인 세그먼트 카운트를 획득하고 합산하여, 프로그램에 대한 라이트 카운트인 프로그램 카운트를 계산하고, 프로그램 카운트가 기지정된 제1 문턱값 이상인 프로그램의 다수의 세그먼트 중 세그먼트 카운트가 기지정된 제2 문턱값 이상인 세그먼트를 선택하여 VM 모듈에 저장된 데이터와 마이그레이션하고, 마이그레이션된 세그먼트의 데이터 어드레스를 리맵핑하는 메모리 컨트롤 모듈을 포함하여, NVM의 쓰기 횟수를 줄이고 쓰기 속도를 향상시켜, 하이브리드 메모리의 성능을 개선할 수 있는 하이브리드 메모리 장치 및 이의 관리 방법을 제공할 수 있다.

대표도 - 도1



(52) CPC특허분류

*G06F 3/0604* (2013.01)

*G06F 3/0631* (2013.01)

*G06F 3/0656* (2013.01)

*G06F 3/0658* (2013.01)

*G06F 3/068* (2013.01)

(72) 발명자

**최승현**

서울특별시 도봉구 시루봉로6길 53, 201동 1003호  
(쌍문동, 쌍문동현대아파트)

**한상우**

서울특별시 서대문구 연세로2다길 33, 701호(창천동)

이 발명을 지원한 국가연구개발사업

과제고유번호 1711115932

과제번호 10080590

부처명 산업통상자원부

과제관리(전문)기관명 한국산업기술평가관리원

연구사업명 산업기술혁신사업

연구과제명 이기종 시스템 아키텍처 통합형 메모리 시스템 최적화 기술개발(1/2,2단계)

기 여 율 1/1

과제수행기관명 연세대학교 산학협력단

연구기간 2020.01.01 ~ 2020.12.31

## 명세서

### 청구범위

#### 청구항 1

다수의 휘발성 메모리 셀을 포함하는 VM 모듈;

다수의 비휘발성 메모리 셀을 포함하는 NVM 모듈; 및

리드 또는 라이트 명령을 포함하는 액세스 명령이 인가되면, 인가된 액세스 명령을 분석하여, 리드 또는 라이트 명령과 프로그램 정보와 데이터 어드레스를 포함하는 라이트 요청 정보를 구분하고, 구분된 라이트 요청 정보에 따라 상기 NVM 모듈에 저장된 프로그램을 다수의 세그먼트로 구분하며, 구분된 각 세그먼트에 포함된 라이트 명령의 개수인 세그먼트 카운트를 획득하고 합산하여, 상기 프로그램에 대한 라이트 카운트인 프로그램 카운트를 계산하여 라이트 히스토리 테이블에 저장하며, 상기 라이트 히스토리 테이블을 분석하여 상기 프로그램 카운트가 기지정된 제1 문턱값 이상인 프로그램의 다수의 세그먼트 중 세그먼트 카운트가 기지정된 제2 문턱값 이상인 세그먼트를 선택하여 상기 VM 모듈에 저장된 데이터와 마이그레이션하고, 마이그레이션된 세그먼트의 데이터 어드레스를 리맵핑하는 메모리 컨트롤 모듈을 포함하는 하이브리드 메모리 장치.

#### 청구항 2

제1항에 있어서, 상기 메모리 컨트롤 모듈은

상기 VM 모듈에 저장되는 데이터에 대한 액세스를 제어하는 VM 컨트롤러;

상기 NVM 모듈에 저장되는 데이터에 대한 액세스를 제어하는 NVM 컨트롤러; 및

상기 NVM 모듈에 저장된 프로그램의 세그먼트를 선택적으로 상기 VM 모듈에 저장된 데이터와 마이그레이션시키고, 마이그레이션된 데이터에 대한 액세스 명령이 인가되면, 리맵핑된 데이터 어드레스에 대한 액세스 명령으로 수정하는 메모리 매니저를 포함하는 하이브리드 메모리 장치.

#### 청구항 3

제2항에 있어서, 상기 메모리 매니저는

상기 액세스 명령이 인가되면, 상기 리드 또는 라이트 명령과 상기 라이트 요청 정보로 구분하는 명령 분석부;

상기 라이트 요청 정보를 인가받아 상기 프로그램에 대해 획득되는 상기 세그먼트 카운트와 프로그램 카운트를 상기 라이트 히스토리 테이블에 저장하며, 상기 라이트 히스토리 테이블에 기초하여 상기 NVM 모듈에 저장된 프로그램의 세그먼트를 선택적으로 상기 VM 모듈의 대응하는 데이터와 마이그레이션시키고, 마이그레이션되어 변경된 데이터 어드레스를 획득하는 재할당부;

세그먼트의 데이터가 저장된 데이터 어드레스와 변경된 데이터 어드레스를 리맵핑하여 저장하고, 상기 리드 또는 라이트 명령이 인가되면, 인가된 리드 또는 라이트 명령에서 지정되는 데이터 어드레스를 리맵핑된 데이터 어드레스로 수정하여 상기 VM 컨트롤러와 상기 NVM 컨트롤러로 출력하는 리맵핑부; 및

상기 NVM 모듈과 상기 VM 모듈 사이에서 마이그레이션되는 데이터를 인가받아 임시 저장하여 상대 모듈로 전달하는 스왑 버퍼를 포함하는 하이브리드 메모리 장치.

#### 청구항 4

제3항에 있어서, 상기 재할당부는

상기 라이트 히스토리 테이블을 분석하여, 프로그램 카운트가 상기 제1 문턱값 이상인 프로그램을 스왑 후보 프로그램으로 설정하고, 설정된 스왑 후보 프로그램의 다수의 세그먼트 중 세그먼트 카운트가 상기 제2 문턱값 이상인 세그먼트를 마이그레이션이 수행되는 마이그레이션 대상 세그먼트로 선택하는 하이브리드 메모리 장치.

#### 청구항 5

제4항에 있어서, 상기 재할당부는

상기 마이그레이션 대상 세그먼트에 대한 데이터 어드레스를 상기 NVM 컨트롤러로 전달하여, 상기 NVM 컨트롤러의 제어에 따라 상기 NVM 모듈에 저장된 상기 마이그레이션 대상 세그먼트가 상기 스왑 버퍼와 상기 VM 컨트롤러를 통해 상기 VM 모듈에 저장되도록 하는 하이브리드 메모리 장치.

#### 청구항 6

제5항에 있어서, 상기 재할당부는

마이그레이션되는 세그먼트의 데이터 어드레스를 확인하여, 순차적으로 마이그레이션되는 데이터의 데이터 어드레스 차이가 기지정된 기준 어드레스 단위 이하이면, 기지정된 개수의 데이터 스코프 중 동일한 데이터 스코프에 누적카운트하고, 기준 어드레스 단위를 초과하면 다른 데이터 스코프에 다시 누적 카운트하여 순차적으로 전달되는 데이터의 어드레스 변화를 기지정된 다수의 데이터 스코프에 누적 기록하며, 다수의 데이터 스코프에 누적 기록된 크기를 확인하고, 과반수 이상의 데이터 스코프에 누적 기록된 크기가 현재 설정된 마이그레이션 단위를 기준으로 미리 지정된 단위 유지 구간과 단위 감소 구간 및 단위 증가 구간 중 어느 구간에 해당하는지 확인하여 확인된 구간에 따라 마이그레이션되는 데이터의 마이그레이션 단위 크기를 조절하는 하이브리드 메모리 장치.

#### 청구항 7

제3항에 있어서, 상기 메모리 매니저는

마이그레이션 실행 중 액세스 명령이 인가되면, 마이그레이션되는 세그먼트의 데이터 중 스왑 버퍼로 전송되는 데이터의 전송 완료 후, 마이그레이션을 일시 중지시키고, 액세스 명령에 대응하는 동작을 수행하는 하이브리드 메모리 장치.

#### 청구항 8

제7항에 있어서, 상기 메모리 매니저는

상기 액세스 명령에 의해 지정되는 데이터가 상기 스왑 버퍼에 저장되어 있는지 판별하고, 상기 스왑 버퍼에 저장된 것으로 판별되면, 상기 스왑 버퍼에 저장된 데이터에 액세스를 수행하며, 상기 스왑 버퍼에 저장되지 않은 것으로 판별되면, 상기 VM 컨트롤러 또는 상기 NVM 컨트롤러를 통해 상기 VM 모듈 또는 상기 NVM 모듈에 저장된 데이터에 액세스를 수행하는 하이브리드 메모리 장치.

#### 청구항 9

제7항에 있어서, 상기 메모리 매니저는

액세스가 수행되면, 일시 중지된 마이그레이션을 계속 수행하는 하이브리드 메모리 장치.

#### 청구항 10

다수의 휘발성 메모리 셀을 포함하는 VM 모듈과 다수의 비휘발성 메모리 셀을 포함하는 NVM 모듈 및 스왑 버퍼를 포함하는 하이브리드 메모리 장치의 관리 방법에 있어서,

상기 NVM 모듈에 저장된 프로그램을 기지정된 세그먼트 단위로 구분하고, 각 세그먼트에 포함된 라이트 명령의 개수인 세그먼트 카운트를 획득하고 합산하여, 프로그램에 대한 라이트 카운트인 프로그램 카운트를 계산하는 단계;

상기 프로그램 카운트가 기지정된 제1 문턱값 이상인 프로그램의 다수의 세그먼트 중 세그먼트 카운트가 기지정된 제2 문턱값 이상인 세그먼트를 선택하여 상기 VM 모듈에 저장된 데이터와 마이그레이션시키는 단계; 및

마이그레이션된 세그먼트의 데이터 어드레스를 리맵핑하는 단계를 포함하고,

상기 프로그램 카운트를 계산하는 단계는

리드 또는 라이트 명령을 포함하는 액세스 명령이 인가되면, 인가된 액세스 명령을 분석하여, 리드 또는 라이트 명령과 프로그램 정보와 데이터 어드레스를 포함하는 라이트 요청 정보로 구분하는 단계; 및

상기 라이트 요청 정보를 인가받아 인가된 프로그램을 다수의 세그먼트로 구분하고, 세그먼트 카운트와 프로그램 카운트를 획득하여 라이트 히스토리 테이블에 저장하는 단계를 포함하는 하이브리드 메모리 장치의 관리 방법.

#### 청구항 11

삭제

#### 청구항 12

제10항에 있어서, 상기 마이그레이션시키는 단계는

상기 라이트 히스토리 테이블을 분석하여, 프로그램 카운트가 상기 제1 문턱값 이상인 프로그램을 스왑 후보 프로그램으로 설정하는 단계; 및

설정된 스왑 후보 프로그램의 다수의 세그먼트 중 세그먼트 카운트가 상기 제2 문턱값 이상인 세그먼트를 마이그레이션이 수행되는 마이그레이션 대상 세그먼트로 선택하여 선택된 세그먼트를 상기 VM 모듈의 대응하는 데이터와 마이그레이션하는 단계를 포함하는 하이브리드 메모리 장치의 관리 방법.

#### 청구항 13

제12항에 있어서, 상기 리맵핑하는 단계는

마이그레이션되어 변경된 데이터 어드레스를 획득하는 단계; 및

세그먼트의 데이터가 저장된 데이터 어드레스와 변경된 데이터 어드레스를 리맵핑하여 저장하는 단계를 포함하는 하이브리드 메모리 장치의 관리 방법.

#### 청구항 14

제13항에 있어서, 상기 하이브리드 메모리 장치의 관리 방법은

마이그레이션된 데이터에 대한 액세스 명령이 인가되면, 리맵핑된 데이터 어드레스에 대한 액세스 명령으로 수정하는 단계를 더 포함하는 하이브리드 메모리 장치의 관리 방법.

#### 청구항 15

제14항에 있어서, 상기 마이그레이션하는 단계는

상기 마이그레이션 대상 세그먼트에 대한 데이터 어드레스에 따라 상기 NVM 모듈에 저장된 상기 마이그레이션 대상 세그먼트에 액세스하고, 액세스된 상기 마이그레이션 대상 세그먼트가 상기 스왑 버퍼를 통해 상기 VM 모듈에 저장되도록 하는 하이브리드 메모리 장치의 관리 방법.

#### 청구항 16

제15항에 있어서, 상기 마이그레이션하는 단계는

마이그레이션되는 세그먼트의 데이터 어드레스를 확인하여, 순차적으로 마이그레이션되는 데이터의 데이터 어드레스 차이가 기지정된 기준 어드레스 단위 이하이면, 기지정된 개수의 데이터 스코프 중 동일한 데이터 스코프에 누적카운트하고, 기준 어드레스 단위를 초과하면 다른 데이터 스코프에 다시 누적 카운트하여 순차적으로 전달되는 데이터의 어드레스 변화를 기지정된 다수의 데이터 스코프에 누적 기록하는 단계; 및

다수의 데이터 스코프에 누적 기록된 크기를 확인하고, 과반수 이상의 데이터 스코프에 누적 기록된 크기가 현재 설정된 마이그레이션 단위를 기준으로 미리 지정된 단위 유지 구간과 단위 감소 구간 및 단위 증가 구간 중 어느 구간에 해당하는지 확인하여 확인된 구간에 따라 마이그레이션되는 데이터의 마이그레이션 단위 크기를 조절하는 단계를 더 포함하는 하이브리드 메모리 장치의 관리 방법.

#### 청구항 17

제16항에 있어서, 상기 하이브리드 메모리 장치의 관리 방법은

마이그레이션 실행 중 액세스 명령이 인가되면, 마이그레이션되는 세그먼트의 데이터 중 스왑 버퍼로 전송되는

데이터의 전송 완료 후, 마이그레이션을 일시 중지시키고, 액세스 명령에 대응하는 동작을 수행하는 단계;

상기 액세스 명령에 의해 지정되는 데이터가 상기 스왑 버퍼에 저장되어 있는지 판별하는 단계;

상기 스왑 버퍼에 저장된 것으로 판별되면, 상기 스왑 버퍼에 저장된 데이터에 액세스를 수행하는 단계;

상기 스왑 버퍼에 저장되지 않은 것으로 판별되면, 상기 VM 모듈 또는 상기 NVM 모듈에 저장된 데이터에 액세스를 수행하는 단계; 및

액세스가 수행되면, 일시 중지된 마이그레이션을 계속 수행하는 단계를 더 포함하는 하이브리드 메모리 장치의 관리 방법.

## 발명의 설명

### 기술 분야

[0001] 본 발명은 하이브리드 메모리 장치 및 이의 관리 방법에 관한 것으로, 라이트 특성을 고려한 하이브리드 메모리 장치 및 이의 관리 방법에 관한 것이다.

### 배경 기술

[0002] 정보 통신 기기와 컴퓨터 그래픽 기술의 발전에 따라 고속 대용량의 고성능 메모리에 대한 요구는 항상 증가되어 왔다. 이에 집적도 향상, 고속 저전력화 등과 같이 메모리의 성능을 향상시키기 위한 연구가 꾸준히 진행되어 왔으나, 최근에는 각 메모리의 종류별 장단점이 분명하여 단일 종류의 메모리만으로 모든 요구 사항을 충족시키기 어렵다는 문제가 있다.

[0003] 일 예로 DRAM(dynamic random access memory)과 같은 휘발성 메모리(Volatile Memory: 이하 VM)의 경우, 라이트 속도가 빠르다는 장점이 있으나, 전원이 공급되지 않으면 데이터가 소실되며, 데이터를 유지하기 위해서는 주기적으로 리플레시를 수행해야 하므로 전력 소비가 증가한다는 문제가 있다.

[0004] 반면, 상변화 메모리(Phase-Change Memory: 이하 PCM)와 같은 비휘발성 메모리(Non-Volatile Memory: 이하 NVM)의 경우, 휘발성 메모리보다 높은 집적도를 가져 고용량으로 구현하기에 유리하며, 전원이 인가되지 않아도 데이터가 유지되며, 대기 전력을 소비하지 않아 저전력 기기로 구현 가능하다는 장점이 있다. 그러나 NVM의 경우, 리드(read) 속도에서는 VM과 유사한 수준을 나타내지만, 라이트(write) 속도는 VM에 비해 크게 느려 병목 현상을 발생할 가능성이 높다는 단점과 함께 라이트 횟수에 제한이 있어 라이트 동작이 빈번하게 발생하는 어플리케이션에 적용하기에는 부적합하다는 문제가 있다.

[0005] 이에 최근에는 서로 다른 두 종류 이상의 메모리 소자를 포함하는 하이브리드 메모리에 대한 연구가 활발하게 수행되고 있다. 하이브리드 메모리의 경우, 대부분 VM과 NVM의 조합으로 구성되어, VM과 NVM의 단점을 서로 보완할 수 있도록 한다.

[0006] 즉 하이브리드 메모리에서는 NVM의 비휘발성, 고집적도 및 저전력 소비의 장점을 이용하되, 느린 라이트 속도 및 라이트 횟수 제한에 따른 문제를 VM을 이용하여 해소하는데 중점을 두고 있다.

## 선행기술문헌

### 특허문헌

[0007] (특허문헌 0001) 한국 등록 특허 제10-1713051호 (2017.02.28 등록)

## 발명의 내용

### 해결하려는 과제

[0008] 본 발명의 목적은 VM과 NVM의 라이트 특성을 고려하여 NVM의 라이트 횟수를 줄이고 라이트 속도를 향상시켜, 하이브리드 메모리의 성능을 개선할 수 있는 하이브리드 메모리 장치 및 이의 관리 방법을 제공하는데 있다.

[0009] 본 발명의 다른 목적은 프로그램을 세그먼트 단위로 구분하고, 구분된 세그먼트의 라이트 명령 개수를 기반으로

마이그레이션 대상 세그먼트를 선별하여 마이그레이션을 수행하며, 마이그레이션 대상 세그먼트의 데이터 어드레스 변화에 기초하여 마이그레이션 단위 크기를 조절하여 라이트 효율성을 향상시킬 수 있는 하이브리드 메모리 장치 및 이의 관리 방법을 제공하는데 있다.

### 과제의 해결 수단

- [0010] 상기 목적을 달성하기 위한 본 발명의 일 실시예에 따른 하이브리드 메모리 장치는 다수의 휘발성 메모리 셀을 포함하는 VM 모듈; 다수의 비휘발성 메모리 셀을 포함하는 NVM 모듈; 및 상기 NVM 모듈에 저장된 프로그램을 기 지정된 세그먼트 단위로 구분하고, 각 세그먼트에 포함된 라이트 명령의 개수인 세그먼트 카운트를 획득하고 합산하여, 프로그램에 대한 라이트 카운트인 프로그램 카운트를 계산하고, 상기 프로그램 카운트가 기지정된 제1 문턱값 이상인 프로그램의 다수의 세그먼트 중 세그먼트 카운트가 기지정된 제2 문턱값 이상인 세그먼트를 선택하여 상기 VM 모듈에 저장된 데이터와 마이그레이션하고, 마이그레이션된 세그먼트의 데이터 어드레스를 리맵핑하는 메모리 컨트롤 모듈을 포함한다.
- [0011] 상기 메모리 컨트롤 모듈은 상기 VM 모듈에 저장되는 데이터에 대한 액세스를 제어하는 VM 컨트롤러; 상기 NVM 모듈에 저장되는 데이터에 대한 액세스를 제어하는 NVM 컨트롤러; 및 상기 NVM 모듈에 저장된 프로그램의 세그먼트를 선택적으로 상기 VM 모듈에 저장된 데이터와 마이그레이션시키고, 마이그레이션된 데이터에 대한 액세스 명령이 인가되면, 리맵핑된 데이터 어드레스에 대한 액세스 명령으로 수정하는 메모리 매니저를 포함할 수 있다.
- [0012] 상기 메모리 매니저는 리드 또는 라이트 명령을 포함하는 액세스 명령이 인가되면, 인가된 액세스 명령을 분석하여, 리드 또는 라이트 명령과 프로그램 정보와 데이터 어드레스를 포함하는 라이트 요청 정보로 구분하는 명령 분석부; 상기 라이트 요청 정보를 인가받아 인가된 프로그램을 다수의 세그먼트로 구분하고, 세그먼트 카운트와 프로그램 카운트를 획득하여 라이트 히스토리 테이블에 저장하며, 저장된 라이트 히스토리 테이블에 기초하여 상기 NVM 모듈에 저장된 프로그램의 세그먼트를 선택적으로 상기 VM 모듈의 대응하는 데이터와 마이그레이션시키고, 마이그레이션되어 변경된 데이터 어드레스를 획득하는 재할당부; 세그먼트의 데이터가 저장된 데이터 어드레스와 변경된 데이터 어드레스를 리맵핑하여 저장하고, 상기 리드 또는 라이트 명령이 인가되면, 인가된 리드 또는 라이트 명령에서 지정되는 데이터 어드레스를 리맵핑된 데이터 어드레스로 수정하여 상기 VM 컨트롤러와 상기 NVM 컨트롤러로 출력하는 리맵핑부; 및 상기 NVM 모듈과 상기 VM 모듈 사이에서 마이그레이션되는 데이터를 인가받아 임시 저장하여 상대 모듈로 전달하는 스왑 버퍼를 포함할 수 있다.
- [0013] 상기 재할당부는 상기 라이트 히스토리 테이블을 분석하여, 프로그램 카운트가 상기 제1 문턱값 이상인 프로그램을 스왑 후보 프로그램으로 설정하고, 설정된 스왑 후보 프로그램의 다수의 세그먼트 중 세그먼트 카운트가 상기 제2 문턱값 이상인 세그먼트를 마이그레이션이 수행되는 마이그레이션 대상 세그먼트로 선택할 수 있다.
- [0014] 상기 재할당부는 상기 마이그레이션 대상 세그먼트에 대한 데이터 어드레스를 상기 NVM 컨트롤러로 전달하여, 상기 NVM 컨트롤러의 제어에 따라 상기 NVM 모듈에 저장된 상기 마이그레이션 대상 세그먼트가 상기 스왑 버퍼와 상기 VM 컨트롤러를 통해 상기 VM 모듈에 저장되도록 할 수 있다.
- [0015] 상기 재할당부는 마이그레이션되는 세그먼트의 데이터 어드레스를 확인하여, 순차적으로 마이그레이션되는 데이터의 데이터 어드레스 차이가 기지정된 기준 어드레스 단위 이하이면, 기지정된 개수의 데이터 스코프 중 동일한 데이터 스코프에 누적카운트하고, 기준 어드레스 단위를 초과하면 다른 데이터 스코프에 다시 누적 카운트하여 순차적으로 전달되는 데이터의 어드레스 변화를 기지정된 다수의 데이터 스코프에 누적 기록하며, 다수의 데이터 스코프에 누적 기록된 크기를 확인하고, 과반수 이상의 데이터 스코프에 누적 기록된 크기가 현재 설정된 마이그레이션 단위를 기준으로 미리 지정된 단위 유지 구간과 단위 감소 구간 및 단위 증가 구간 중 어느 구간에 해당하는지 확인하여 확인된 구간에 따라 마이그레이션되는 데이터의 마이그레이션 단위 크기를 조절할 수 있다.
- [0016] 상기 메모리 매니저는 마이그레이션 실행 중 액세스 명령이 인가되면, 마이그레이션되는 세그먼트의 데이터 중 스왑 버퍼로 전송되는 데이터의 전송 완료 후, 마이그레이션을 일시 중지시키고, 액세스 명령에 대응하는 동작을 수행할 수 있다.
- [0017] 상기 메모리 매니저는 상기 액세스 명령에 의해 지정되는 데이터가 상기 스왑 버퍼에 저장되어 있는지 판별하고, 상기 스왑 버퍼에 저장된 것으로 판별되면, 상기 스왑 버퍼에 저장된 데이터에 액세스를 수행하며, 상기 스왑 버퍼에 저장되지 않은 것으로 판별되면, 상기 VM 컨트롤러 또는 상기 NVM 컨트롤러를 통해 상기 VM



모듈 또는 상기 NVM 모듈에 저장된 데이터에 액세스를 수행할 수 있다.

[0018] 상기 목적을 달성하기 위한 본 발명의 다른 실시예에 따른 하이브리드 메모리의 관리 방법은 다수의 휘발성 메모리 셀을 포함하는 VM 모듈과 다수의 비휘발성 메모리 셀을 포함하는 NVM 모듈 및 스왑 버퍼를 포함하는 하이브리드 메모리 장치의 관리 방법에 있어서, 상기 NVM 모듈에 저장된 프로그램을 기지정된 세그먼트 단위로 구분하고, 각 세그먼트에 포함된 라이트 명령의 개수인 세그먼트 카운트를 획득하고 합산하여, 프로그램에 대한 라이트 카운트인 프로그램 카운트를 계산하는 단계; 상기 프로그램 카운트가 기지정된 제1 문턱값 이상인 프로그램의 다수의 세그먼트 중 세그먼트 카운트가 기지정된 제2 문턱값 이상인 세그먼트를 선택하여 상기 VM 모듈에 저장된 데이터와 마이그레이션시키는 단계; 및 마이그레이션된 세그먼트의 데이터 어드레스를 리맵핑하는 단계를 포함한다.

### 발명의 효과

[0019] 따라서, 본 발명의 실시예에 따른 하이브리드 메모리 장치 및 이의 관리 방법은 VM과 NVM의 라이트 특성을 고려하여 NVM의 라이트 횟수를 줄이고 라이트 속도를 향상시켜, 하이브리드 메모리의 성능을 개선할 수 있다. 또한 프로그램을 세그먼트 단위로 구분하고, 구분된 세그먼트의 라이트 명령 개수를 기반으로 마이그레이션 대상 세그먼트를 선별하여 마이그레이션을 수행하며, 마이그레이션 대상 세그먼트의 데이터 어드레스 변화에 기초하여 마이그레이션 단위 크기를 조절하여 라이트 효율성을 향상시킬 수 있다.

### 도면의 간단한 설명

[0020] 도 1은 본 발명의 일 실시예에 따른 하이브리드 메모리 장치의 개략적 구조를 나타낸다.  
 도 2는 세그먼트 카운트와 프로그램 카운트를 설명하기 위한 도면이다.  
 도 3 내지 도 6은 도 1의 메모리 제어 모듈이 데이터를 마이그레이션하는 동작을 설명하기 위한 도면이다.  
 도 7은 도 1의 메모리 매니저의 상세 구조를 나타낸다.  
 도 8은 도 7의 재할당부의 상세 구조를 나타낸다.  
 도 9는 도 8의 마이그레이션 결정부가 마이그레이션되는 데이터의 단위 크기를 결정하는 개념을 설명하기 위한 도면이다.  
 도 10은 본 발명의 일 실시예에 따른 하이브리드 메모리 장치의 관리 방법을 나타낸다.  
 도 11은 도 10의 마이그레이션 실행 단계를 상세하게 나타낸 도면이다.

### 발명을 실시하기 위한 구체적인 내용

[0021] 본 발명과 본 발명의 동작상의 이점 및 본 발명의 실시예에 의하여 달성되는 목적을 충분히 이해하기 위해서는 본 발명의 바람직한 실시예를 예시하는 첨부 도면 및 첨부 도면에 기재된 내용을 참조하여야만 한다.

[0022] 이하, 첨부한 도면을 참조하여 본 발명의 바람직한 실시예를 설명함으로써, 본 발명을 상세히 설명한다. 그러나, 본 발명은 여러 가지 상이한 형태로 구현될 수 있으며, 설명하는 실시예에 한정되는 것이 아니다. 그리고, 본 발명을 명확하게 설명하기 위하여 설명과 관계없는 부분은 생략되며, 도면의 동일한 참조부호는 동일한 부재임을 나타낸다.

[0023] 명세서 전체에서, 어떤 부분이 어떤 구성요소를 "포함"한다고 할 때, 이는 특별히 반대되는 기재가 없는 한 다른 구성요소를 제외하는 것이 아니라, 다른 구성요소를 더 포함할 수 있는 것을 의미한다. 또한, 명세서에 기재된 "...부", "...기", "모듈", "블록" 등의 용어는 적어도 하나의 기능이나 동작을 처리하는 단위를 의미하며, 이는 하드웨어나 소프트웨어 또는 하드웨어 및 소프트웨어의 결합으로 구현될 수 있다.

[0024] 도 1은 본 발명의 일 실시예에 따른 하이브리드 메모리 장치의 개략적 구조를 나타낸다.

[0025] 도 1을 참조하면, 본 실시예에 따른 하이브리드 메모리 장치는 메모리 컨트롤 모듈(100)과 VM 모듈(200) 및 NVM 모듈(300)로 구성될 수 있다.

[0026] 메모리 컨트롤 모듈(100)은 CPU나 GPU 와 같은 프로세서 등의 외부 장치로부터 리드 명령이 인가되면, VM 모듈(200) 또는 NVM 모듈(300)에 저장된 데이터 중 리드 명령에 대응하는 데이터를 획득하여 외부 장치로 출력한다. 그리고 외부 장치로부터 라이트 명령과 데이터가 인가되면, 라이트 명령과 함께 인가되는 데이터를 VM 모듈



(200) 또는 NVM 모듈(300)에 저장한다.

- [0027] 또한 본 실시예에서 메모리 컨트롤 모듈(100)은 VM 모듈(200)과 NVM 모듈(300)에 저장되는 데이터를 관리한다. 메모리 컨트롤 모듈(100)은 NVM 모듈(300)과 VM 모듈(200) 사이에 데이터를 상호 교환하는 마이그레이션(migration)을 수행할 수 있다. 메모리 컨트롤 모듈(100)은 NVM 모듈(300)에 저장된 데이터를 선별하여 VM 모듈(200)로, 그리고 VM 모듈(200)에 저장된 대응하는 데이터를 NVM 모듈(300)로 상호 스왑(swap)하여 마이그레이션시킬 수 있다. 본 실시예에서 메모리 컨트롤 모듈(100)은 NVM 모듈(300)에 저장된 데이터를 분석하여 라이트 명령의 개수에 기초하여 VM 모듈(200)에 저장할 데이터를 선별하여 마이그레이션할 수 있다.
- [0028] 메모리 컨트롤 모듈(100)은 메모리 매니저(110), VM 컨트롤러(120) 및 NVM 컨트롤러(130)를 포함할 수 있다.
- [0029] 메모리 매니저(110)는 VM 모듈(200) 또는 NVM 모듈(300) 중 외부에서 인가되는 리드 명령에 대응하는 데이터가 저장된 모듈을 판별하고, 데이터가 VM 모듈(200)에 저장된 것으로 판별되면, VM 컨트롤러(120)로 리드 명령을 전달하며, 데이터가 NVM 모듈(300)에 저장된 것으로 판별되면, NVM 컨트롤러(130)로 리드 명령을 전달한다. 그리고 VM 컨트롤러(120) 또는 VM 컨트롤러(120)로부터 대응하는 데이터를 인가받아 외부로 출력한다.
- [0030] 또한 메모리 매니저(110)는 라이트 명령에 따라 VM 컨트롤러(120) 또는 VM 컨트롤러(120)로 저장될 데이터와 라이트 명령을 전달하여, VM 모듈(200) 또는 NVM 모듈(300)에 데이터가 저장되도록 한다. 여기서 라이트 명령과 함께 인가되는 데이터는 기본적으로 NVM 모듈(300)에 저장되지만, 라이트 되는 데이터가 NVM 모듈(300)에서 VM 모듈(200)으로 이전에 마이그레이션되어 저장되어 있는 경우, VM 모듈(200)에 기저장된 데이터를 라이트되는 데이터로 오버라이트(overwrite)하여 갱신할 수 있다.
- [0031] 그리고 본 실시예에서 메모리 매니저(110)는 NVM 모듈(300)에 저장된 데이터 중 VM 모듈(200)로 마이그레이션 되어야하는 데이터를 선별하고, 선별 결과를 VM 컨트롤러(120)와 NVM 컨트롤러(130)로 전달하여, NVM 모듈(300)과 VM 모듈(200) 각각이 선별된 데이터와 대응하는 데이터를 상호 스왑하도록 한다.
- [0032] 메모리 매니저(110)는 VM 모듈(200)과 NVM 모듈(300) 사이에서 데이터 마이그레이션이 수행될 수 있도록 VM 컨트롤러(120)와 NVM 컨트롤러(130)에서 전달되는 데이터를 임시로 저장하는 스왑 버퍼(미도시)를 포함할 수 있다. 메모리 매니저(110)가 마이그레이션을 수행하는 상세한 동작에 대해서는 후술하도록 한다.
- [0033] VM 컨트롤러(120)는 메모리 매니저(110)의 관리에 따라 VM 모듈(200)을 제어한다. VM 컨트롤러(120)는 메모리 매니저(110)를 통해 인가되는 리드 명령에 응답하여, VM 모듈(200)에 저장된 데이터를 탐색하여 획득하고, 획득된 데이터를 메모리 매니저(110)로 전달한다. 그리고 라이트 명령에 응답하여, VM 모듈(200)의 기지정된 메모리 어드레스에 인가된 데이터를 저장한다. 이때, VM 컨트롤러(120)는 VM 모듈(200)에서 획득되는 데이터 또는 메모리 매니저(110)에서 전달되어 VM 모듈(200)에 저장되어야 하는 데이터를 임시 저장하는 버퍼(121)를 포함할 수 있다.
- [0034] 또한 VM 컨트롤러(120)는 기지정된 주기로 VM 모듈(200)에 저장된 데이터를 리플레시하여, VM 모듈(200)에 저장된 데이터가 소실되지 않도록 하며, 메모리 매니저(110)의 관리하에 하이브리드 메모리 장치로 인가되는 전원이 차단되기 이전에 VM 모듈(200)에 저장된 데이터를 인가받아 메모리 매니저(110)의 스왑 버퍼를 통해 NVM 컨트롤러(130)로 전달할 수 있다.
- [0035] NVM 컨트롤러(130)는 메모리 매니저(110)의 관리에 따라 NVM 모듈(300)을 제어한다. NVM 컨트롤러(130)는 VM 컨트롤러(120)와 유사하게 메모리 매니저(110)를 통해 인가되는 리드 명령에 응답하여 NVM 모듈(300)에 저장된 데이터를 탐색하여 획득하고, 획득된 데이터를 메모리 매니저(110)로 전달하며, 라이트 명령에 응답하여 NVM 모듈(300)의 기지정된 메모리 어드레스에 인가된 데이터를 저장한다. 그리고 NVM 컨트롤러(130) 또한 NVM 버퍼(131)를 포함하여, NVM 모듈(300)에서 획득되는 데이터 또는 메모리 매니저(110)에서 전달되어 NVM 모듈(300)에 저장되어야 하는 데이터를 임시 저장할 수 있다.
- [0036] NVM 컨트롤러(130)는 VM 컨트롤러(120)와 달리 NVM 모듈(300)에 저장된 데이터에 대해 리플레시 동작을 수행할 필요가 없다. 그러나 NVM 컨트롤러(130)는 메모리 매니저(110)에 의해 선별되는 NVM 모듈(300)에 저장된 데이터를 인가받아, 스왑 버퍼를 통해 VM 컨트롤러(120)로 전달할 수 있다.
- [0037] VM 모듈(200)은 다수의 VM 셀을 포함하여 전원이 인가되는 동안 데이터를 저장한다. VM 모듈(200)은 메모리 컨트롤 모듈(100)의 VM 컨트롤러(120)의 제어에 따라 데이터를 인가받아 저장하거나 리플레시하고, 저장된 데이터를 VM 컨트롤러(120)로 전달한다.
- [0038] NVM 모듈(300)은 다수의 NVM 셀을 포함하여 전원 공급 여부에 무관하게 항상 데이터를 저장할 수 있다. NVM 모

들(300)은 메모리 컨트롤 모듈(100)의 NVM 컨트롤러(130)의 제어에 따라 데이터를 인가받아 저장하고, 저장된 데이터를 NVM 컨트롤러(130)로 전달한다.

- [0039] 본 실시예에서 메모리 컨트롤 모듈(100)은 프로그램(또는 어플리케이션)에 대한 데이터를 세그먼트(segment) 단위로 구분하여 관리한다. 여기서 세그먼트는 마이그레이션되기 위해 선별되는 데이터 단위를 나타낸다. 즉 도 1에 도시된 바와 같이, NVM 모듈(300)에는 각각 다수의 세그먼트(Segment 0 ~ Segment 3)로 구성되는 다수의 프로그램(Program 0 ~ Program 3)이 저장될 수 있으며, 메모리 컨트롤 모듈(100)은 NVM 모듈(300)에 저장된 다수의 프로그램(Program 0 ~ Program 3) 각각에서 세그먼트를 선별하여 VM 모듈(200)로 마이그레이션시킬 수 있다. 도 1에서는 일 예로 NVM 모듈(300)에서 제0 및 제1 프로그램(Program 0, Program 1)에서 각각 하나의 세그먼트((segment 3), (segment 0))와 제2 프로그램(Program 2)에서 2개의 세그먼트(segment 1, segment 2)가 선별되어 VM 모듈(200)로 마이그레이션되는 경우를 가정하여 도시하였다.
- [0040] 도 2는 세그먼트 카운트와 프로그램 카운트를 설명하기 위한 도면이고, 도 3 내지 도 6은 도 1의 메모리 제어 모듈이 데이터를 마이그레이션하는 동작을 설명하기 위한 도면이다.
- [0041] 도 1에 도시된 메모리 컨트롤 모듈(100)의 메모리 매니저(110)는 NVM 모듈(300)에 저장된 프로그램(Program A, Program C)의 각 세그먼트에 포함된 라이트 명령의 개수를 카운트한다. 이때 메모리 매니저(110)는 외부로부터 라이트되어야 하는 프로그램(Program A, Program C)가 인가되면, 인가되는 프로그램을 각 세그먼트 단위로 라이트 명령의 개수를 카운트하면서 NVM 모듈(300)에 저장하고, 프로그램이 저장되면, 카운트된 세그먼트 카운트를 합산하여 프로그램 카운트를 획득할 수 있다. 여기서는 각 세그먼트별로 카운트된 라이트 명령의 개수를 세그먼트 카운트라 한다. 그리고 각 프로그램 데이터(Program A, Program C)에서 포함된 다수의 세그먼트에 대한 세그먼트 카운트의 누적합을 프로그램 카운트로 계산한다.
- [0042] 도 2를 살펴보면, A 프로그램(Program A)에서는 4개의 세그먼트에 대한 세그먼트 카운트가 각각 (51, 20, 32, 24)로서 프로그램 카운트는 127로 계산된다. 그리고 C 프로그램(Program C)에서는 4개의 세그먼트에 대한 세그먼트 카운트가 각각 (49, 38, 77, 47)로서 프로그램 카운트는 211로 계산된다.
- [0043] 메모리 매니저(110)는 NVM 모듈(300)에 저장된 프로그램에서 데이터가 변경되면, 즉 세그먼트에 변화가 발생되면, 변화된 세그먼트에 따라 세그먼트 카운트를 업데이트하고, 이를 프로그램 카운트에 반영할 수 있다.
- [0044] 도 3은 NVM 모듈(300)의 초기 상태를 나타내며, 이에 실질적으로 프로그램(Program A ~ Program C)이 NVM 모듈(300)에 저장되지 않은 상태로서, 프로그램 카운트가 모두 0인 상태를 나타낸다.
- [0045] 도 4는 프로그램(Program A ~ Program C)이 NVM 모듈(300)에 저장된 상태로서, 메모리 매니저(110)는 각 프로그램(Program A ~ Program C)별 다수의 세그먼트 각각에 대한 라이트 개수를 확인하여 세그먼트 카운트를 획득하고, 획득된 세그먼트 카운트를 기반으로 프로그램 카운트를 계산한다. 여기서 프로그램(Program A ~ Program C)별 프로그램 카운트는 각각 127, 79, 211인 것으로 가정한다.
- [0046] 프로그램 카운트가 계산되면, 메모리 매니저(110)는 계산된 프로그램 카운트 중 기지정된 제1 문턱값(여기서는 일 예로 100) 이상인 프로그램 카운트를 갖는 프로그램을 탐색한다. 프로그램 카운트가 제1 문턱값 이상인 프로그램(Program A, Program C)이 탐색되면, 탐색된 프로그램(Program A, Program C)을 스왑 후보 프로그램으로 선별한다.
- [0047] 그리고 선별된 스왑 후보 프로그램(Program A, Program C)에 포함된 각 세그먼트에 대한 세그먼트 카운트가 제1 문턱값 이하의 값으로 기지정된 제2 문턱값(여기서는 일 예로 50) 이상인 세그먼트를 탐색하고, 세그먼트 카운트가 제2 문턱값 이상인 세그먼트가 탐색되면 탐색된 세그먼트를 마이그레이션 대상으로 선별한다.
- [0048] 도 5에서는 스왑 후보 프로그램(Program A, Program C)에서 각 세그먼트의 세그먼트 카운트가 도 2와 같은 것으로 가정하였으며, 이에 A 프로그램(Program A)에서 세그먼트 카운트가 51인 제0 세그먼트가 마이그레이션 대상으로 선별되며, C 프로그램(Program C)에서는 세그먼트 카운트가 77인 제2 세그먼트가 마이그레이션 대상으로 선별된다. 여기서는 일 예로서 프로그램(Program A, Program C)에서 각 1개의 세그먼트가 마이그레이션 대상으로 선별되는 경우를 도시하였으나, 각 프로그램(Program A, Program C)에서 마이그레이션 대상으로 선별되는 세그먼트의 개수는 한정되지 않는다. 즉 선별된 스왑 후보 프로그램(Program A, Program C)에서 세그먼트 카운트가 제2 문턱값 이상인 모든 세그먼트가 마이그레이션 대상 세그먼트로 선별될 수 있다. 그러나 스왑 후보 프로그램(Program A, Program C)으로 선별되지 않은 프로그램(Program B)에서는 세그먼트 카운트가 제2 문턱값 이상인 모든 세그먼트가 존재하더라도, 메모리 매니저(110)가 선별되지 않은 프로그램(Program B)의 세그먼트 카운

트를 고려하지 않으므로, 마이그레이션 대상 세그먼트로 선별되지 않는다.

- [0049] 그리고 메모리 매니저(110)는 마이그레이션 대상 세그먼트가 선별되면, 도 6에서 도시된 바와 같이, NVM 모듈(300)에서 선별된 세그먼트가 VM 모듈(200)로 마이그레이션되도록 VM 컨트롤러(120)와 NVM 컨트롤러(130)를 제어하여, NVM 모듈(300)에서 선별된 마이그레이션 대상 세그먼트를 VM 모듈(200)로 마이그레이션 시킨다. 이때, NVM 모듈(300)에서 선별된 마이그레이션 대상 세그먼트는 NVM 컨트롤러(130)의 버퍼(131)를 통해 메모리 매니저(110)의 스왑 버퍼로 전달되고, 스왑 버퍼로 전달된 마이그레이션 대상 세그먼트는 VM 컨트롤러(120)의 버퍼(121)를 통해 VM 모듈(200)로 인가되어 저장될 수 있다.
- [0050] 또한 메모리 매니저(110)는 선별된 마이그레이션 대상 세그먼트를 마이그레이션할 때, 마이그레이션되는 데이터의 단위 크기를 가변시킬 수 있다.
- [0051] 도 7은 도 1의 메모리 매니저의 상세 구조를 나타낸다.
- [0052] 도 7을 참조하면, 본 실시예에 따른 메모리 매니저(110)는 명령 분석부(111), 재할당부(112), 리맵핑부(113) 및 스왑 버퍼(114)를 포함할 수 있다.
- [0053] 명령 분석부(111)는 외부 장치에서 인가되는 리드 또는 라이트와 같은 명령을 분석하여, 리드 요청과 라이트 요청은 리맵핑부(113)로 전달하고, 라이트 요청 정보는 재할당부(112)로 전달한다. 여기서 라이트 요청 정보에는 데이터 어드레스, 프로그램 정보 등이 포함될 수 있다.
- [0054] 하이브리드 메모리 장치에 저장된 프로그램은 외부 프로세서 등에 의해 실행될 수 있으며, 실행되는 과정에서 라이트 명령에 의해 데이터 변경이 발생하며, 변경된 데이터는 다시 하이브리드 장치에 저장되어야 한다. 이에 명령 분석부(111)는 라이트 명령에 의해 변경된 데이터가 인가되면, 재할당부(112)로 변경된 데이터의 어드레스와 프로그램 정보 및 세그먼트 정보 등이 포함된 라이트 요청 정보를 전송하여, 이전 저장된 데이터가 변경된 데이터로 업데이트 되도록 한다. 본 실시예에서 명령 분석부(111)가 재할당부(112)로 라이트 요청 정보를 전달하는 것은 NVM 모듈(300)에 저장된 프로그램에서 프로그램 카운트와 세그먼트 카운트에 의해 VM 모듈(200)로 마이그레이션된 세그먼트에 대한 정보가 리맵핑부(113)으로 전달되도록 하여, 리맵핑부(113)가 정상적으로 데이터를 라이트하여 업데이트할 수 있도록 하기 위함이다.
- [0055] 재할당부(112)는 인가된 프로그램이 이전 VM 모듈(200) 또는 NVM 모듈(300)에 저장되지 않은 신규 프로그램이면, 인가되는 프로그램을 세그먼트로 구분하고, 각 세그먼트에 라이트 명령이 포함된 개수를 카운트하여 세그먼트 카운트를 획득하며, 획득된 세그먼트 카운트를 기반으로 프로그램 카운트를 계산하여 저장한다. 그리고 재할당부(112)는 계산된 프로그램 카운트와 세그먼트 카운트에 따라 VM 모듈(200) 또는 NVM 모듈(300) 중 프로그램의 다수의 세그먼트가 각각 저장될 위치를 설정한다.
- [0056] 재할당부(112)는 인가되는 프로그램의 세그먼트들이 기본적으로 NVM 모듈(300)에 저장되도록 어드레스를 할당할 수 있다. 그러나 재할당부(112)는 저장된 프로그램 카운트와 세그먼트 카운트에 기반하여, 스왑 후보 프로그램을 선별하고, 선별된 스왑 후보 프로그램에서 마이그레이션 대상 세그먼트를 선별하여, 선별된 마이그레이션 대상 세그먼트가 VM 모듈(200)에 저장되도록 어드레스를 할당할 수 있다.
- [0057] 즉 선별되지 않은 프로그램의 세그먼트들과 스왑 후보 프로그램에서 마이그레이션 대상 세그먼트를 제외한 나머지 세그먼트들은 NVM 모듈(300)에 저장되도록 어드레스를 할당할 수 있다. 경우에 따라서 재할당부(112)는 신규 프로그램에 대한 세그먼트들을 모두 NVM 모듈(300)에 저장되도록 어드레스를 할당하여 저장하고, 이후, NVM 모듈(300)에 저장된 프로그램의 세그먼트 중 마이그레이션 대상 세그먼트를 선별하여 VM 모듈(200)에 마이그레이션되도록 할 수도 있다.
- [0058] 재할당부(112)는 VM 컨트롤러(120) 또는 NVM 컨트롤러(130)가 인가된 프로그램의 세그먼트를 저장한 이후, VM 컨트롤러(120) 또는 NVM 컨트롤러(130)로부터 저장된 데이터 어드레스를 인가받아 획득할 수도 있다.
- [0059] 그리고 재할당부(112)는 NVM 모듈(300)에 이전 저장된 프로그램에 대한 프로그램 카운트와 세그먼트 카운트를 분석하여, NVM 모듈(300)에 저장된 프로그램의 세그먼트를 선별적으로 VM 모듈(300)로 마이그레이션시킬 수 있다. 재할당부(112)는 상기한 바와 같이 신규 프로그램이 라이트될 때, 프로그램 카운트와 세그먼트 카운트를 획득하여 미리 저장하고 있으며, 라이트 요청 정보로부터 프로그램의 세그먼트에 변화가 확인되는 경우, 프로그램 카운트와 세그먼트 카운트를 다시 계산하여 업데이트하여 저장한다. 즉 각 프로그램의 세그먼트들에 대한 라이트 히스토리를 미리 저장한다. 그리고 저장된 라이트 히스토리에 따라 프로그램의 세그먼트들 중 마이그레이션 대상 세그먼트를 선별하여 VM 모듈(300)로 마이그레이션 시킨다. 이때, 재할당부(112)는 NVM 모듈(300)에

서 마이그레이션 대상 세그먼트의 데이터 어드레스와 VM 모듈(200)로 마이그레이션된 세그먼트의 데이터 어드레스를 리맵핑부(113)로 전달하여 리맵핑부(113)가 마이그레이션된 데이터 어드레스의 변화를 저장하도록 한다.

[0060] 또한 재할당부(112)는 마이그레이션 대상 세그먼트의 데이터 어드레스를 분석하여, 마이그레이션되는 데이터의 단위 크기를 조절할 수 있다. 재할당부(112)가 마이그레이션되는 데이터의 단위 크기를 조절하는 방식에 대한 상세한 설명은 후술하도록 한다.

[0061] 리맵핑부(113)는 재할당부(112)로부터 마이그레이션에 의해 변경된 데이터 어드레스를 인가받아 저장하고, 명령 분석부(111)로부터 리드 명령 또는 라이트 명령을 인가되면, 저장된 데이터 어드레스를 기반으로 리드 명령과 라이트 명령을 수정하여, VM 컨트롤러(120) 또는 NVM 컨트롤러(130)로 전달한다.

[0062] 리맵핑부(113)는 재할당부(112)에 의해 마이그레이션된 데이터에 대한 데이터 어드레스가 인가되면, 기존의 데이터 어드레스와 마이그레이션된 데이터 어드레스를 리맵핑 테이블에 저장한다. 이후, 명령 분석부(111)로부터 리드 또는 라이트 명령이 인가되면, 리맵핑 테이블에 해당 데이터에 대해 재할당된 메모리 어드레스가 존재하는지 판별하고, 재할당부(112)에 의해 재할당된 메모리 어드레스가 존재하면, 리드 또는 라이트 명령을 재할당된 메모리 어드레스에 대한 명령으로 수정하여 VM 컨트롤러(120) 또는 NVM 컨트롤러(130)로 전달함으로써, VM 컨트롤러(120) 또는 NVM 컨트롤러(130)가 재할당된 메모리 어드레스에서 데이터를 리드하거나 라이트 할 수 있도록 한다.

[0063] 스왑 버퍼(114)는 VM 모듈(200)에 저장된 데이터를 NVM 모듈(300)로 마이그레이션하거나, NVM 모듈(300)에 저장된 데이터를 VM 모듈(200)로 마이그레이션할 때, VM 컨트롤러(120) 및 NVM 컨트롤러(130)의 버퍼(121, 131)에서 전달되는 데이터를 임시 저장한 후, 상대 버퍼(121, 131)로 전달함으로써, 마이그레이션 도중 데이터 충돌이 발생하지 않도록 할 수 있다.

[0064] 도 8은 도 7의 재할당부의 상세 구조를 나타내고, 도 9는 도 8의 마이그레이션 결정부가 마이그레이션되는 데이터의 단위 크기를 결정하는 개념을 설명하기 위한 도면이다.

[0065] 도 8을 참조하면, 재할당부(112)는 라이트 요청 정보 분석부(1121), 라이트 히스토리 테이블(1122), 마이그레이션 결정부(1123) 및 마이그레이션 요청부(1124)를 포함할 수 있다.

[0066] 라이트 요청 정보 분석부(1121)는 명령 분석부(111)에서 인가되는 라이트 요청 정보를 분석한다. 라이트 요청 정보 분석부(1121)는 라이트 요청 정보로부터 프로그램 정보와 세그먼트 정보 및 데이터 어드레스 등을 확인하여, 라이트 히스토리 테이블(1122)로 전달한다.

[0067] 라이트 히스토리 테이블(1122)은 라이트 요청 정보 분석부(1121)에서 확인되는 프로그램 정보와 세그먼트 정보로부터 프로그램을 세그먼트로 구분하고, 각 세그먼트에 라이트 명령이 포함된 개수를 카운트하여 세그먼트 카운트를 획득하며, 획득된 세그먼트 카운트를 기반으로 프로그램 카운트를 계산한다. 그리고 계산된 프로그램 카운트와 세그먼트 카운트를 라이트 히스토리 테이블(1122)에 저장한다.

[0068] 마이그레이션 결정부(1123)는 라이트 히스토리 테이블(1122)에 저장된 프로그램 카운트로부터 스왑 후보 프로그램을 설정하고, 설정된 스왑 후보 프로그램에 포함된 세그먼트들의 세그먼트 카운트로부터 마이그레이션 대상 세그먼트를 선별한다.

[0069] 마이그레이션 요청부(1124)는 마이그레이션 대상 세그먼트에 대한 데이터 어드레스를 VM 컨트롤러(120)와 NVM 컨트롤러(130)로 전달하여, 마이그레이션 대상 세그먼트가 VM 모듈(200) 또는 NVM 모듈(300)로 마이그레이션 되도록 한다.

[0070] 마이그레이션 요청부(1124)는 VM 컨트롤러(120)와 NVM 컨트롤러(130)로부터 마이그레이션 된 이후의 데이터 어드레스를 인가받아 라이트 히스토리 테이블(1122)에 저장하고 리맵핑부(113)로 전달할 수 있다. 이때, 마이그레이션 요청부(1124)는 세그먼트에 포함된 데이터의 데이터 어드레스를 기반으로 마이그레이션되는 데이터의 단위 크기를 조절할 수 있다.

[0071] 도 9를 참조하면, 마이그레이션 요청부(1124)는 다수의 데이터 스코프(Scope0 ~ Scope5)를 포함할 수 있다. 여기서 데이터 스코프(Scope0 ~ Scope5)의 개수는 다양하게 조절될 수 있다. 여기서 데이터 스코프는 데이터가 시퀀셜하게 인가되는지 판별하기 위한 일종의 가상 카운터로서, 다수의 데이터 스코프(Scope0 ~ Scope5) 각각에서 구분되는 각 영역은 마이그레이션 수행시에 설정될 수 있는 데이터 마이그레이션 단위 크기를 설정하기 위한 카운트를 나타낸다.



- [0072] 여기서 다수의 데이터 스코프(Scope0 ~ Scope5) 각각의 전체 크기는 마이그레이션 가능한 최대 데이터 마이그레이션 단위 크기(예를 들면 128Kbyte)를 나타내도록 설정될 수 있다. 일 예로 도 9에서 각 데이터 스코프(Scope0 ~ Scope5)의 각 영역은 최소 데이터 마이그레이션 단위 크기 4Kbyte를 나타내도록 설정되어, 다수의 데이터 스코프(Scope0 ~ Scope5) 각각은 32개의 영역으로 구분될 수 있다. 그러나 마이그레이션 단위 크기는 일반적으로 2의 자승 순서로 변경되므로, 각 영역이 4Kbyte로부터 2의 승수에 따라 증가하는 마이그레이션 단위 크기를 나타내도록 설정될 수도 있다. 즉 데이터 스코프의 각 영역이 순차적으로, 4, 8, 16, 32 ..., 128Kbyte 순서를 나타내도록 설정될 수도 있다.
- [0073] 또한 마이그레이션 요청부(1124)는 현재 설정된 마이그레이션 단위를 기준으로 더 작은 값을 갖는 제1 기준 마이그레이션 단위와 더 큰 값을 가는 제2 기준 마이그레이션 단위를 설정할 수 있다. 즉 현재 마이그레이션 단위를 중심으로 제1 기준 마이그레이션 단위와 제2 기준 마이그레이션 단위 사이의 구간을 단위 유지 구간으로 설정하고, 제1 기준 마이그레이션 단위 미만 구간을 단위 감소 구간으로 설정하며, 제1 기준 마이그레이션 단위 이상의 구간을 단위 증가 구간으로 설정한다.
- [0074] 이후 마이그레이션 요청부(1124)는 순차적으로 접근하는 데이터 어드레스 사이의 어드레스 차이가 현재 설정된 기지정된 기준 어드레스 단위 이하이면, 다수의 데이터 스코프(Scope0 ~ Scope5) 중 하나의 데이터 스코프에서 각 영역을 순차적으로 채운다. 데이터 어드레스 차이가 계속해서 기준 어드레스 단위 이하이면 동일한 데이터 스코프에서 계속하여 영역을 채우는 반면, 데이터 어드레스 차이가 기준 어드레스 단위를 초과하게 되면, 다음 순서의 데이터 스코프에서 다시 각 영역을 순차적으로 채운다.
- [0075] 마이그레이션 요청부(1124)는 상기한 과정을 반복 수행하며, 모든 데이터 스코프(Scope0 ~ Scope5)에 대해 각 영역이 채워지면, 다시 순환하여 데이터 스코프(Scope0 ~ Scope5)의 영역을 순차적으로 채울 수 있다.
- [0076] 그리고 마이그레이션 요청부(1124)는 기지정된 구간 동안, 다수의 데이터 스코프(Scope0 ~ Scope5)에 채워진 영역의 크기를 계산하고, 다수의 데이터 스코프(Scope0 ~ Scope5) 중 절반 이상, 즉 과반수 이상의 데이터 스코프에 채워진 영역의 크기가 단위 유지 구간과 단위 감소 구간 및 단위 증가 구간 중에서 포함되는 구간을 판별한다. 만일 단위 유지 구간에 포함되는 것으로 판별되면, 현재 설정된 마이그레이션 단위를 유지하는 반면, 단위 감소 구간 또는 단위 증가 구간에 포함되는 것으로 판별되면, 설정된 마이그레이션 단위를 기지정된 단위로 증가시키거나 감소시킨다.
- [0077] 여기서 마이그레이션 요청부(1124)가 마이그레이션 단위를 가변하는 것은 마이그레이션할 세그먼트에서 연속하는 데이터의 크기에 대응하여 한번에 마이그레이션되는 데이터의 크기를 증가 또는 감소시켜, 마이그레이션 수행 횟수 자체를 줄일 뿐만 아니라, VM 모듈(200)과 NVM 모듈(300)에서 라이트 횟수를 저감시켜 라이트 속도를 향상시킬 뿐만 아니라 NVM 모듈(300)의 내구성을 향상시킬 수 있도록 하기 위함이다.
- [0078] 도 10은 본 발명의 일 실시예에 따른 하이브리드 메모리 장치의 관리 방법을 나타내고, 도 11은 도 10의 마이그레이션 실행 단계를 상세하게 나타낸 도면이다.
- [0079] 도 10을 참조하면, 하이브리드 메모리 장치의 관리 방법은 우선 현재 저장된 프로그램의 데이터에 대해 마이그레이션을 수행해야 하는지 여부를 판별한다(S10). 여기서 마이그레이션은 NVM 모듈(300)에 저장된 데이터와 VM 모듈(200)에 저장된 데이터를 상호 스왑하도록 수행될 수 있다. NVM 모듈(300)에 저장된 데이터를 VM 모듈(200)과 마이그레이션하는 경우는 NVM 모듈(300)에 저장된 프로그램이 리드된 이후, 리드된 프로그램에 대해 실행될 수 있다. 더불어 마이그레이션은 라이트 명령으로 새로운 프로그램이 하이브리드 메모리 장치에 인가되어 저장되는 경우에도 수행될 수 있다. 그리고 마이그레이션이 수행되어야 하는 것으로 판별되면, 하이브리드 메모리 장치는 기지정된 방식으로 마이그레이션을 실행한다(S20).
- [0080] 도 11을 참조하면, 마이그레이션을 실행하는 단계에서는 먼저 다수의 프로그램 각각을 구성하는 다수의 세그먼트 각각에서 라이트 명령의 개수를 카운트하여 세그먼트 카운트를 획득하고, 획득된 세그먼트 카운트를 합산하여 각 프로그램에 대한 프로그램 카운트를 계산한다(S21).
- [0081] 그리고 계산된 프로그램 카운트가 기지정된 제1 문턱값 이상인 프로그램을 판별한다(S22). 만일 프로그램 카운트가 제1 문턱값 이상인 프로그램이 확인되면, 확인된 프로그램을 스왑 후보 프로그램으로 설정한다(S23). 이후 설정된 스왑 후보 프로그램의 다수의 세그먼트 중 세그먼트 카운트가 제2 문턱값 이상인 세그먼트를 판별한다(S24). 세그먼트 카운트가 제2 문턱값 이상인 세그먼트가 판별되면, 판별된 세그먼트를 마이그레이션 대상 세그먼트로 선택한다(S25).

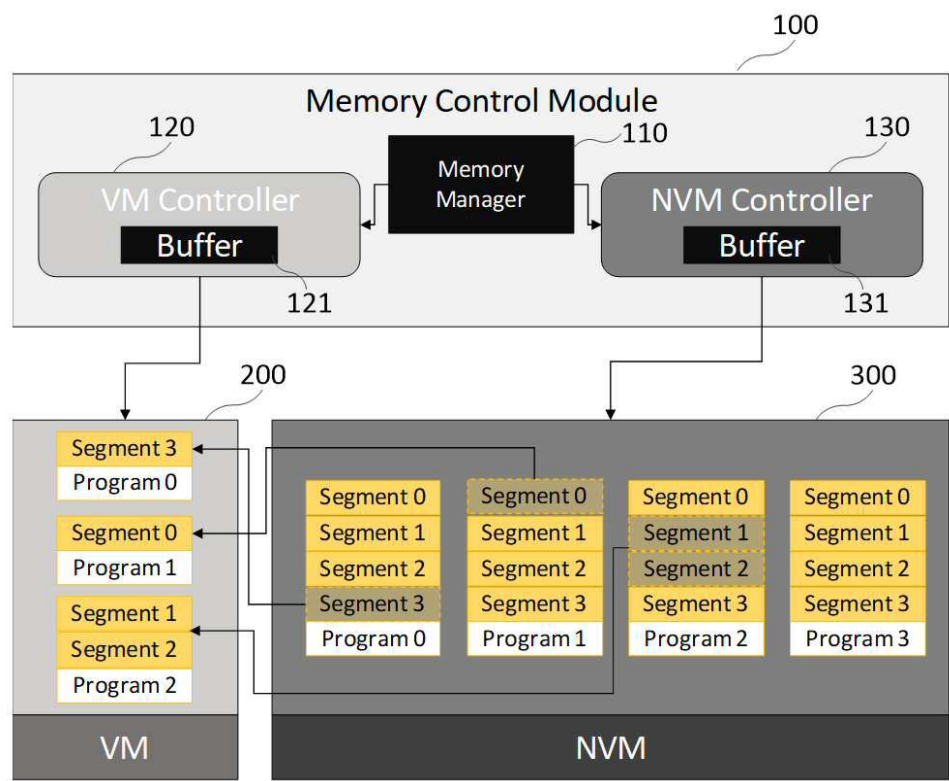
- [0082] 그리고 마이그레이션 대상 세그먼트에 대한 마이그레이션을 시작한다(S26). 마이그레이션이 시작되면, 세그먼트에서 순차적으로 전달되는 데이터의 어드레스 차이를 확인하여, 확인되는 어드레스 차이가 기지정된 기준 어드레스 단위 이하이면, 동일한 데이터 스코프에 누적하고, 기준 어드레스 단위를 초과하면 다른 데이터 스코프에 누적하는 방식으로 순차적으로 전달되는 데이터의 어드레스 변화를 기지정된 개수의 데이터 스코프에 누적 기록한다. 그리고 기지정된 구간마다 다수의 데이터 스코프에 누적 기록된 크기를 확인하고, 다수의 데이터 스코프 중 과반수 이상의 데이터 스코프에 누적 기록된 크기가 현재 설정된 마이그레이션 단위를 기준으로 미리 지정된 단위 유지 구간과 단위 감소 구간 및 단위 증가 구간 중 어느 구간에 해당하는지 확인하여 마이그레이션 단위를 변경시킨다(S27).
- [0083] 다시 도 10을 참조하면, 리드 또는 라이트 명령과 같이 데이터 액세스 명령이 인가되는지 판별한다(S30). 만일 액세스 명령이 인가된 것으로 판별되면, 현재 VM 모듈(200)과 NVM 모듈(300) 사이에서 데이터 마이그레이션이 수행 중인지 판별한다(S40). 마이그레이션이 수행중인 것으로 판별되면, 현재 마이그레이션 중인 데이터가 스왑 버퍼(114)에 저장될 때까지 대기한 후, 마이그레이션을 일시 중지시킨다(S50).
- [0084] 그리고 액세스 명령이 인가된 데이터가 스왑 버퍼(114)에 저장되어 있는지 판별한다(S60). 데이터가 스왑 버퍼(114)에 저장된 것으로 판별되면, 스왑 버퍼(114)에 대해 액세스를 수행한다(S70). 즉 데이터를 리드 또는 라이트 한다. 그리고 마이그레이션을 계속 수행한다(S80).
- [0085] 그러나 스왑 버퍼(114)에 저장되지 않은 것으로 판별되면, VM 컨트롤러(120) 또는 NVM 컨트롤러(130)를 통해 VM 모듈(200) 또는 NVM 모듈(300)에 저장된 데이터에 액세스를 수행한다(S90). 또한 현재 마이그레이션이 수행중이지 않은 경우에도, VM 컨트롤러(120) 또는 NVM 컨트롤러(130)를 통해 VM 모듈(200) 또는 NVM 모듈(300)에 저장된 데이터에 액세스를 수행한다(S90).
- [0086] 본 발명에 따른 방법은 컴퓨터에서 실행시키기 위한 매체에 저장된 컴퓨터 프로그램으로 구현될 수 있다. 여기서 컴퓨터 판독가능 매체는 컴퓨터에 의해 액세스 될 수 있는 임의의 가용 매체일 수 있고, 또한 컴퓨터 저장 매체를 모두 포함할 수 있다. 컴퓨터 저장 매체는 컴퓨터 판독가능 명령어, 데이터 구조, 프로그램 모듈 또는 기타 데이터와 같은 정보의 저장을 위한 임의의 방법 또는 기술로 구현된 휘발성 및 비휘발성, 분리형 및 비분리형 매체를 모두 포함하며, ROM(판독 전용 메모리), RAM(랜덤 액세스 메모리), CD(컴팩트 디스크)-ROM, DVD(디지털 비디오 디스크)-ROM, 자기 테이프, 플로피 디스크, 광데이터 저장장치 등을 포함할 수 있다.
- [0087] 본 발명은 도면에 도시된 실시예를 참고로 설명되었으나 이는 예시적인 것에 불과하며, 본 기술 분야의 통상의 지식을 가진 자라면 이로부터 다양한 변형 및 균등한 타 실시예가 가능하다는 점을 이해할 것이다.
- [0088] 따라서, 본 발명의 진정한 기술적 보호 범위는 첨부된 청구범위의 기술적 사상에 의해 정해져야 할 것이다.

### 부호의 설명

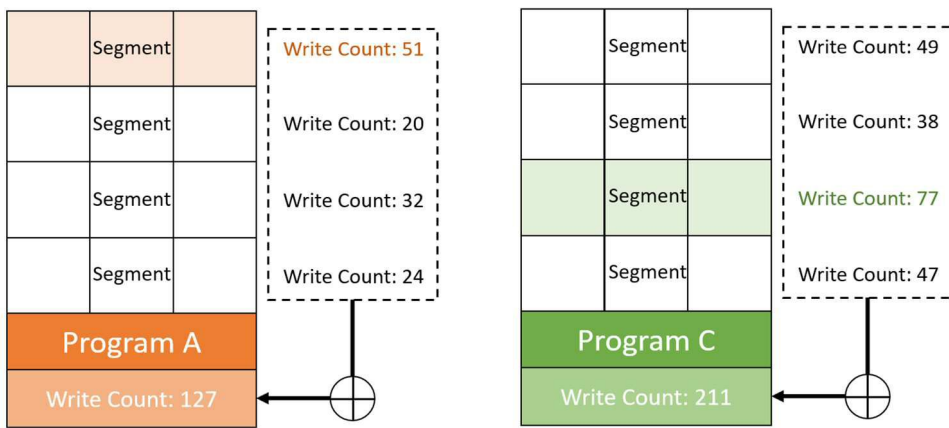
- [0089]
- |                     |                    |
|---------------------|--------------------|
| 100: 메모리 컨트롤 모듈     | 200: VM 모듈         |
| 300: NVM 모듈         | 110: 메모리 매니저       |
| 120: VM 컨트롤러        | 121: VM 버퍼         |
| 130: NVM 컨트롤러       | 131: NVM 버퍼        |
| 111: 명령 분석부         | 112: 재할당부          |
| 113: 리맵핑부           | 114: 스왑 버퍼         |
| 1121: 라이트 요청 정보 분석부 | 1122: 라이트 히스토리 테이블 |
| 1123: 마이그레이션 결정부    | 1124: 마이그레이션 요청부   |

도면

도면1

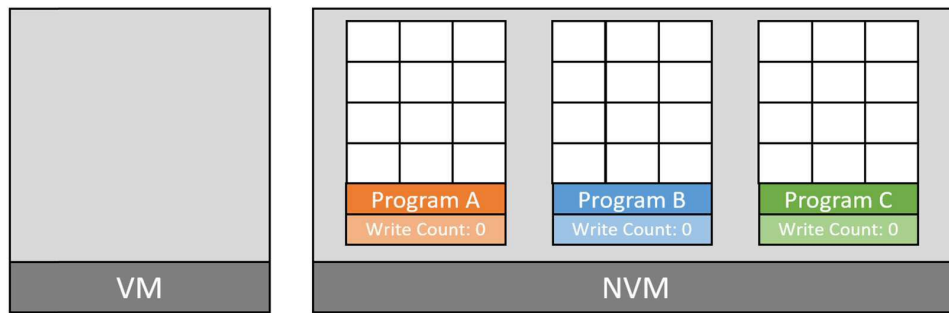


도면2

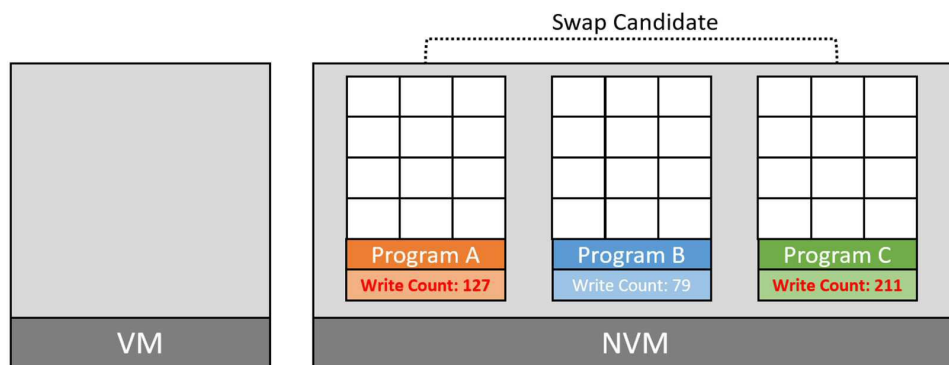




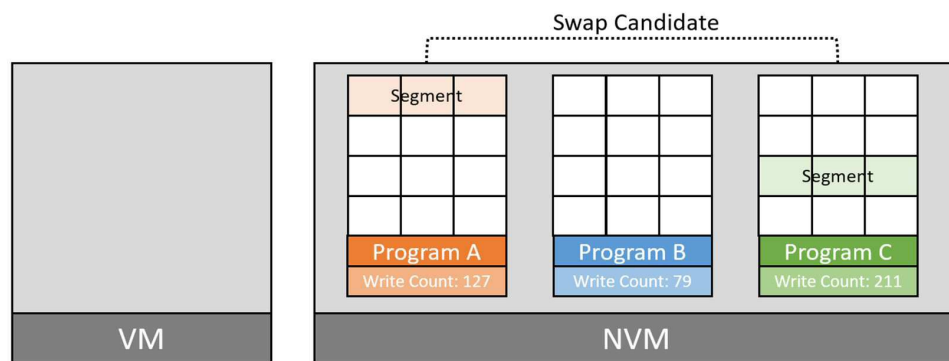
도면3



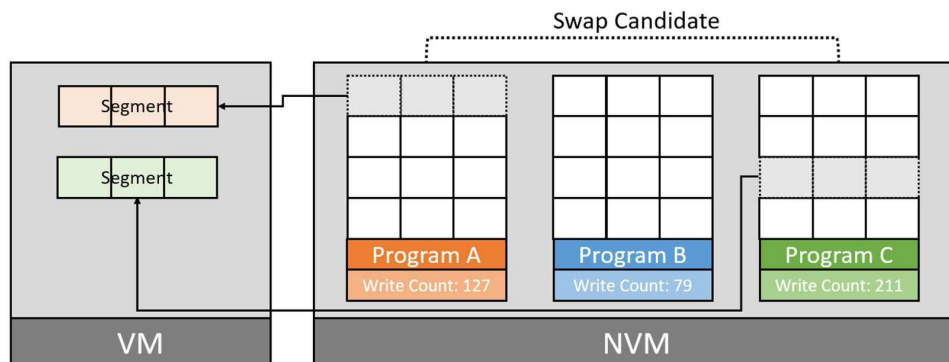
도면4



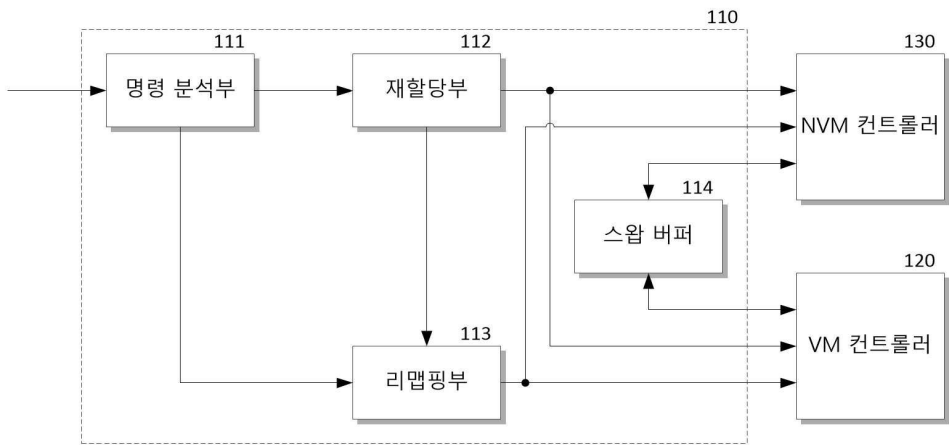
도면5



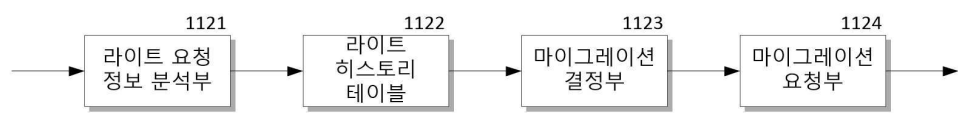
도면6



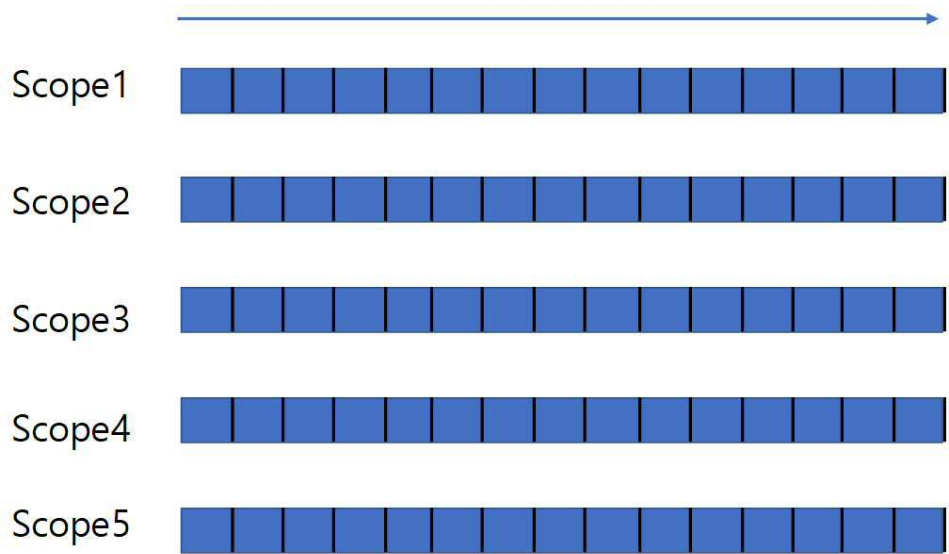
도면7



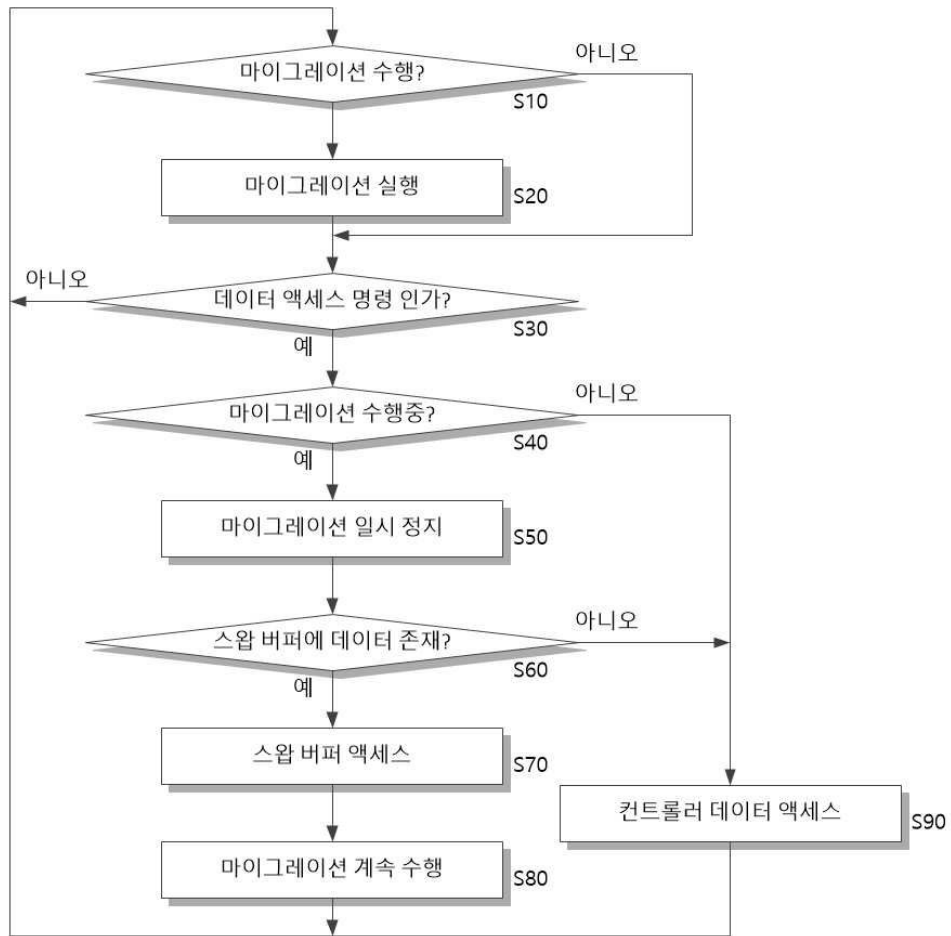
도면8



도면9



도면10



도면11

